

# DIPS-Vシリーズ開発の系譜

Development history of DIPS-V series

1980

1985

1990

性能向上、通信系・周辺系の拡充

DIPS-V20の開発

DIPS-V30

E系列展開( V30E、V30EX、V40EX )

CMOS 20KゲートのVLSI  
256kbit / チップ LSIメモリ採用  
処理、蓄積、通信を専用  
プロセッサ化する機能分散方式構成

性能向上  
LAN接続装置  
漢字LP

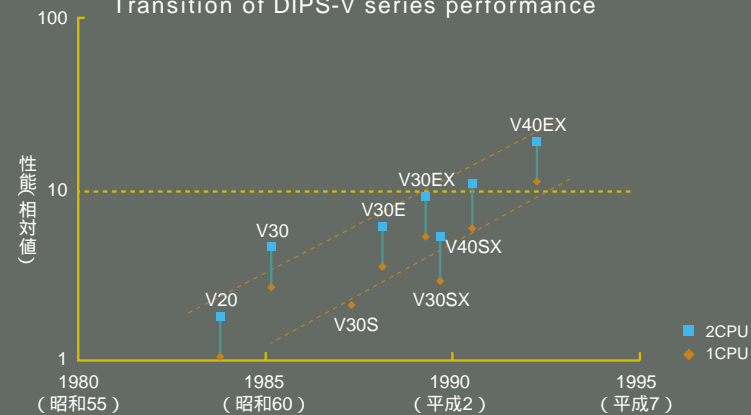
性能向上  
主記憶容量拡大  
高速デジタル回線、INS回線  
周辺系装置強化( 大容量ディスクなど)

S系列展開( V30S、V30SX、V40SX )

小型化 / 経済化  
主記憶容量拡大  
高速デジタル回線、INS回線  
機器接続性向上( RS232C、RS422Aなど)

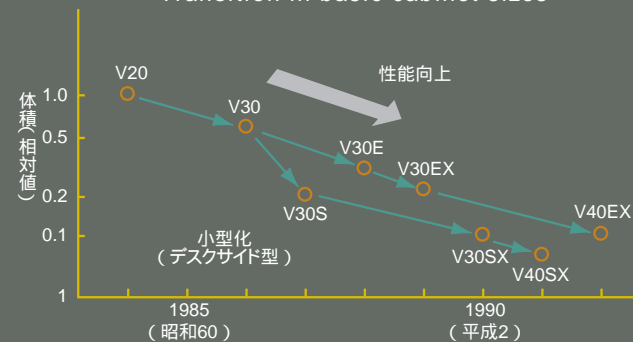
# DIPS-Vシリーズの性能推移

Transition of DIPS-V series performance



# 基本きょう体サイズの推移

Transition in basic cabinet sizes



最新のCMOS論理LSI、メモリLSI技術や方式技術の適用により、5年で性能は6倍～7倍向上、体積は5分の1に減少した。