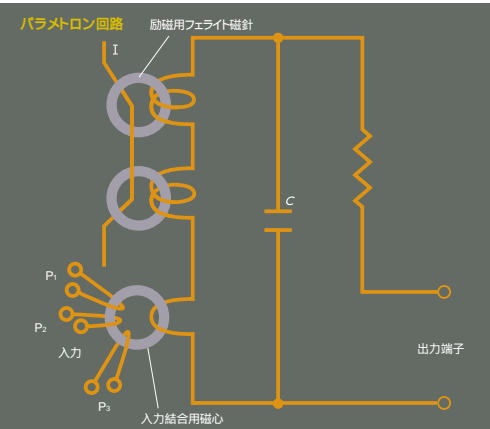


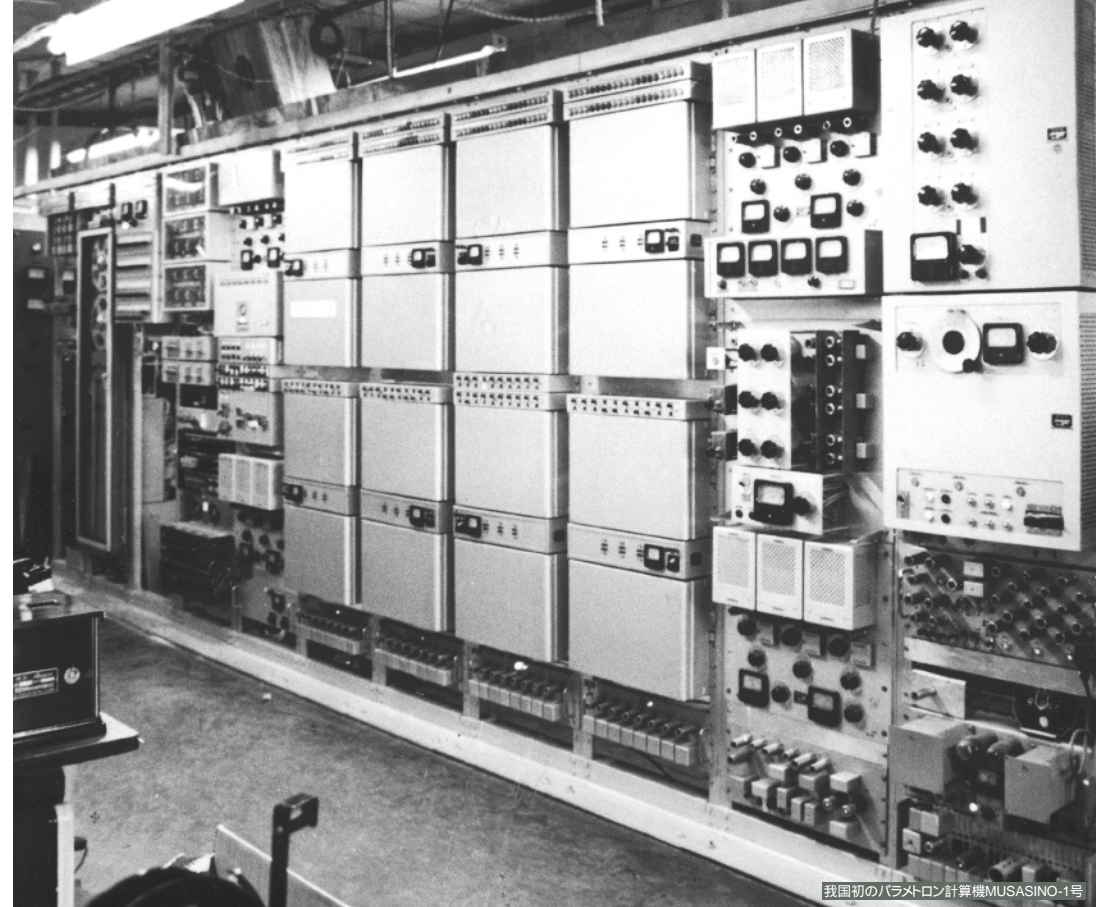
パラメロン

フェライト磁心による非線形インダクタンスのパラメータ励振を応用した論理素子。図は論理回路の一例で、 I は励振電流、入力結合用磁心の入力端子には前段のパラメロン回路の出力端子が奇数本接続され、多数決原理で処理が行われる。



MUSASINO-1の主要構成

数字の表現法	40ビット / 語の2進数固定小数点方式	
命令の形式	単一番地の命令1対	
演算指令	約130種	
主要部品	パラメロン	
	制御装置	1600個
	演算装置	2800個
真空管	記憶装置	1000個
	合計	5400個
	演算、制御装置	280本
パラメロン励振周波数	記憶装置	239本
	合計	519本
	合計	519本
パラメロン励振周波数	2.4MHz	
磁心記憶装置容量	256語	
加減算の処理時間	1.01 ~ 1.35ミリ秒	
入力装置	和文電信用紙テープ6単位、バリチエック付き	
出力装置	光電式(最高200字 / 秒)または 電信局内送信機(12字 / 秒) 電信局内さん孔機(12字 / 秒)	



我国初のパラメロン計算機MUSASINO-1号